

Japanese Patent Laid-open Publication No.: 2002-95263 A
Publication date : March 29, 2002
Applicant : MITSUBISHI DENKI KABUSHIKI KAISHA
Title : INVERTER APPARATUS, COMPRESSOR DRIVING APPARATUS,
5 REFRIGERATING AND AIR CONDITIONING APPARATUS, AND METHOD OF
CONTROLLING INVERTER APPARATUS

[0021]

10 [Means for Solving Problem]

An inverter apparatus according to claim 1 of the present invention is configured by a DC power supply that supplies DC power and a plurality of switching devices, and includes an inverter main circuit that is connected to the 15 DC power supply, a single current detector that is connected between the DC power supply and the inverter main circuit and detects an instantaneous current, and a PWM signal generator that generates a PWM signal for providing ON/OFF control of the plurality of switching devices based 20 on the instantaneous current detected by the single current detector, wherein the instantaneous current is detected at least twice during one carrier cycle of the PWM signal.

[0022] Furthermore, an inverter apparatus according to claim 2 of the present invention includes a single current detector that detects a piece of instantaneous current information set in the first half of one carrier cycle of the PWM signal, and detects remaining instantaneous current information set in the latter half of the one carrier cycle, and a voltage vector generator that generates one of two 25 zero vectors of the one carrier cycle of the PWM signal in the first half of the one carrier cycle of the PWM signal, and generates the other remaining zero vector in the latter half of the one carrier cycle, wherein the instantaneous

current detection timing is synchronized with a time earlier than the zero vector generating timing by a predetermined amount of time.

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-95263

(P2002-95263A)

(43)公開日 平成14年3月29日 (2002.3.29)

(51)Int.Cl.

H 02 M 7/48

F 04 B 49/06

F 04 D 27/00

H 02 P 5/28

識別記号

3 4 1

1 0 1

3 0 2

3 0 3

F I

H 02 M 7/48

F 04 B 49/06

F 04 D 27/00

H 02 P 5/28

マーク (参考)

F 3 H 0 2 1

3 4 1 G 3 H 0 4 5

1 0 1 N 3 L 0 6 0

3 0 2 L 5 H 0 0 7

3 0 3 L 5 H 5 6 0

審査請求 未請求 請求項の数 7 OL (全 21 頁) 最終頁に続く

(21)出願番号

特願2000-279581(P2000-279581)

(22)出願日

平成12年9月14日 (2000.9.14)

(71)出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72)発明者 矢部 正明

東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

(72)発明者 坂西 邦和

東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

(74)代理人 100102439

弁理士 宮田 金雄 (外1名)

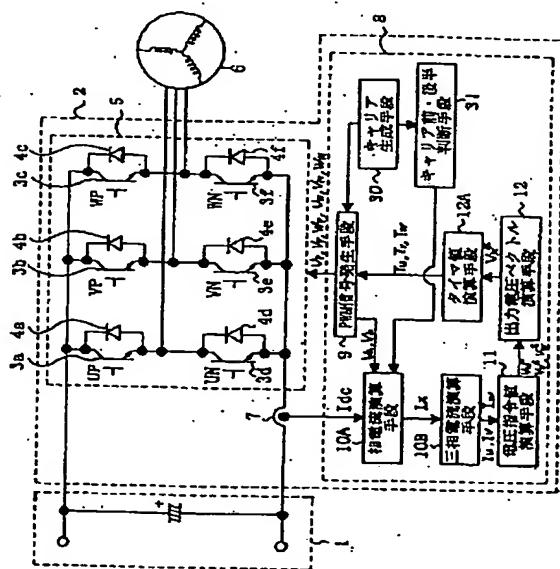
最終頁に続く

(54)【発明の名称】 インバータ装置、圧縮機駆動装置、冷凍・空調装置、インバータ装置の制御方法

(57)【要約】

【課題】 電流検出手段を直流入力側1回路のみとしても、モータの各相の瞬時電流が検出できるインバータ装置を得る。

【解決手段】 直流電力を供給する直流電源と、複数のスイッチング素子から構成され、前記直流電源に接続されたインバータ主回路と、前記直流電源と前記インバータ主回路との間に接続され、瞬時電流を検出する1つの電流検出手段と、前記1つの電流検出手段により検出される瞬時電流をもとに前記複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生するPWM信号発生手段と、を備え、前記PWM信号の1キャリア周期中に少なくとも2回の瞬時電流を検出するようにした。



1

2

【特許請求の範囲】

【請求項 1】 直流電力を供給する直流電源と、複数のスイッチング素子から構成され、前記直流電源に接続されたインバータ主回路と、前記直流電源と前記インバータ主回路との間に接続され、瞬時電流を検出する1つの電流検出手段と、前記1つの電流検出手段により検出される瞬時電流をもとに前記複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生するPWM信号発生手段と、を備え、前記PWM信号の1キャリア周期中に少なくとも2回の瞬時電流を検出するようにしたことを特徴とするインバータ装置。

【請求項 2】 1つの瞬時電流情報をPWM信号の1キャリア周期の前半に検出し、残りの瞬時電流情報を1キャリア周期の後半に検出する1つの電流検出手段と、PWM信号の1キャリア周期中における2つの電圧ゼロベクトルのうちのどちらか一方を1キャリア周期の前半に発生させ、残りの電圧ゼロベクトルを1キャリア周期の後半に発生させる電圧ベクトル発生手段と、を備え、前記電圧ゼロベクトルを発生させるタイミングの所定時間前に前記瞬時電流を検出するタイミングを同期させるようにしたことを特徴とする請求項1に記載のインバータ装置。

【請求項 3】 インバータ主回路の出力側に同期電動機あるいは誘導電動機を接続して駆動するようにしたことを特徴とする請求項1または請求項2に記載のインバータ装置。

【請求項 4】 請求項1乃至請求項3のうちの1項に記載のインバータ装置を搭載したことを特徴とする圧縮機駆動装置。

【請求項 5】 請求項1乃至請求項3のうちの1項に記載のインバータ装置を搭載したことを特徴とする冷凍・空調装置。

【請求項 6】 複数のスイッチング素子から構成され、直流電源に接続されたインバータ装置において、1つの電流検出手段により1キャリア周期中に2つの瞬時電流を検出する瞬時電流検出手段と、前記瞬時電流検出手段より検出された2つの瞬時電流をもとに電圧ベクトルを出力する電圧ベクトル出力手段と、前記電圧ベクトル出力手段により出力された電圧ベクトルをもとに前記複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生させるPWM信号発生手段と、を備え、前記PWM信号発生手段により発生したPWM信号に基づいて前記複数のスイッチング素子をオン・オフ制御するようにしたことを特徴とするインバータ装置の制御方法。

【請求項 7】 瞬時電流検出手段により検出された1キャリア周期中の2つの瞬時電流の大きさおよび位相の情報をもとに回転直行座標系のd軸電流およびq軸電流を演算により求めるd-q軸電流演算手段と、前記d-q軸電流演算手段により求められたd軸電流

およびq軸電流をもとに交流座標系の電圧値を演算により求める交流電圧演算手段と、前記交流電圧演算手段により求められた電圧値をもとに複数のスイッチング素子をオン・オフ制御するようにしたことを特徴とする請求項6に記載のインバータ装置の制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、瞬時電流制御を行うことにより、モータを駆動するインバータ装置および制御方法、このインバータ装置により駆動される圧縮機駆動装置およびこのインバータ装置を搭載した冷凍・空調装置に関する。

【0002】

【従来の技術】図16は一般的な従来のインバータの構成を表す図である。図において、1は直流電源部、2はインバータ、3aはインバータ2内に構成されるU相上側スイッチング素子、3bはV相上側スイッチング素子、3cはW相上側スイッチング素子、3dはU相下側スイッチング素子、3eはV相下側スイッチング素子、3fはW相下側スイッチング素子、4はスイッチング素子3と並列に接続された還流ダイオード、5は複数のスイッチング素子3および複数の還流ダイオード4a～4fからなるインバータ主回路、6は直流ブラシレスモータ、7aは直流ブラシレスモータに流入する電流のうちの一相の電流を検出する電流検出手段A、7bは電流検出手段7aと異なる相の電流を検出する電流検出手段B、8はインバータ主回路5内のスイッチング素子3a～3fをオン・オフ制御するインバータ制御手段、9はインバータ制御手段8内に備えられ、スイッチング素子3a～3fをオン・オフ制御するためのPWM信号を発生するPWM信号発生手段である。

【0003】上記のように構成されたインバータおよび直流ブラシレスモータにおける動作について図16を用いて説明する。図において、インバータ2は直流ブラシレスモータ6に流入する相瞬時電流のうち2相分の瞬時電流を電流検出手段7aおよび電流検出手段7bより検出し、検出した2相分の瞬時電流、例えばU相瞬時電流IuおよびV相瞬時電流Ivをもとに、インバータ制御手段8内の相電流演算手段10により3相分の電流値を演算により求める。そして電圧指令値演算手段11により、直流ブラシレスモータ6を駆動するためにインバータ主回路5が outputする電圧値および電圧位相等の出力電圧指令を演算により求める。

【0004】その後、出力電圧ベクトル演算手段12は、求められた出力電圧指令をもとに、電圧ベクトルを演算により求める。この電圧ベクトルをもとにインバータ制御手段8内のPWM発生手段9により各相のスイッチング素子3a～3fをオン・オフ制御するためのPWM信号UP、VP、WP、UN、VN、WNを発生させ、このPWM信号をもとにスイッチング素子3a～3

f をオン・オフ動作させる。スイッチング素子のオン・オフ動作により、インバータ主回路5より直流ブラシレスモータ6に電力が供給され、直流ブラシレスモータが駆動される。

【0005】また、図17は、一般的な従来のインバータの制御手段におけるPWM信号と電流検出のタイミングを表す図である。図において、横軸は時間を表し、縦軸はキャリア周期を表す三角波変調用基準信号の大きさ、各スイッチング素子の制御用PWM信号のON/OFF状態およびU相電流の大きさを表す。

【0006】 T_{max} はキャリア周期を表す三角波変調用基準信号の最大値でPWM信号のタイマの設定できる最大値、 T_0 はキャリア周期を表す三角波変調用基準信号の最小値でPWM信号のタイマの設定できる最小値である。また、UPはU相上側スイッチング素子3aの制御用PWM信号のON/OFF状態、VPはV相上側スイッチング素子3bの制御用PWM信号のON/OFF状態、WPはW相上側スイッチング素子3cの制御用PWM信号のON/OFF状態、UNはU相下側スイッチング素子3dの制御用PWM信号のON/OFF状態、VNはV相下側スイッチング素子3eの制御用PWM信号のON/OFF状態、WNはW相下側スイッチング素子3fの制御用PWM信号のON/OFF状態を表している。

【0007】ここで、 T_u はU相PWMタイマ値、 T_v はV相PWMタイマ値、 T_w はW相PWMタイマ値であり、三角波変調用基準信号を基準にしてタイマ値が三角波変調用基準信号より大きい場合は、上側スイッチング素子3a～3cの制御用PWM信号はON状態になり、下側スイッチング素子3d～3fの制御用PWM信号はOFF状態になる。逆にタイマ値が三角波変調用基準信号より小さい場合は、上側スイッチング素子3a～3cの制御用PWM信号はOFF状態になり、下側スイッチング素子3d～3fの制御用PWM信号はON状態になる。 I_u は上記スイッチング素子3aから3fのスイッチング動作により電流検出手段7aから検出される直流ブラシレスモータ6に流入するU相電流を示している。

【0008】従来は、図16のように、各相に電圧を発生するために求められた電圧指令値より得られる各相のPWMタイマ値 T_u 、 T_v 、 T_w を三角波比較変調用基準信号とを比較してU、V、W各相に接続されたスイッチング素子群3a～3fをオン・オフ制御するためのPWM信号UP、VP、WP、UN、VN、WNを得ている。

【0009】このとき電流検出を行うタイミングは図16に示すように、三角波変調用基準信号の山あるいは谷のタイミングである。すなわち、三角波変調用基準信号が最大値および最小値の時である。このタイミングで、電流検出手段7aおよび7bにより直流ブラシレスモータ6に流入する相瞬時電流の2相分を検出する。その

後、得られた2相分の相瞬時電流情報をもとに、相電流演算手段10により相電流が演算され、直流ブラシレスモータ6を駆動するための電圧指令が電圧指令演算手段11により演算され求められる。そして、ベクトル演算手段12により出力電圧のベクトル演算が行われ、PWM発生手段9によりPWM信号が生成され、スイッチング素子群3a～3fをON・OFF制御する。

【0010】また、従来は、検出された2相分の瞬時電流を回転直行座標系であるd-q軸の2相座標系に変換して、インバータの制御を行っている場合も少なくない。この場合の制御ブロック図の一例を図18に示す。

図18はd-q軸変換によるインバータ制御ブロックの一例を表す図である。図において、20は瞬時電流情報を3相交流座標系から、d-q軸2相回転直行座標系に変換する3相-2相座標変換手段、21は2相瞬時電流から2相電圧指令値を演算する電圧指令演算手段、23は2相電圧指令を2相回転座標系から3相交流座標系に変換する2相-3相座標変換手段、9は3相電圧指令値をPWM信号に変換するPWM信号発生手段である。

【0011】図18における制御ブロックの動作を以下に説明する。2つの電流検出手段7aおよび7bにより2相分の瞬時電流情報を I_u 、 I_v を同時に検出し、2相分の瞬時電流情報を I_u 、 I_v と2相分の瞬時電流を取得したときの電気角位相 θ を用いて、3相-2相座標変換手段20によりd-q軸2相座標系の電流値 I_d 、 I_q に変換される。

【0012】電圧指令演算手段21では、d-q軸2相座標系の電流値 I_d 、 I_q を用いてインバータ主回路5が直流ブラシレスモータ6を駆動するために必要な電圧指令値 V_d* 、 V_q* を演算により求める。電圧指令値 V_d* 、 V_q* は2相-3相座標変換手段22によりd-q軸2相座標系からU-V-W軸3相座標系に変換され電圧指令値 V_u* 、 V_v* 、 V_w* が求められる。電圧指令値 V_u* 、 V_v* 、 V_w* はPWM発生手段9によりスイッチング素子群3をオン・オフ制御するためのPWM制御信号UP、VP、WP、UN、VN、WNに変換される。

【0013】図19は、特開平8-126379号公報に示された従来の一般的な直流ブラシレスモータ駆動用のインバータを表す構成図である。図において、1は直流電源、3aはU相上側スイッチング素子、3bはV相上側スイッチング素子、3cはW相上側スイッチング素子、3dはU相下側スイッチング素子、3eはV相下側スイッチング素子、3fはW相下側スイッチング素子、4a～4fはスイッチング素子3a～3fと並列に接続された還流ダイオード、6は直流ブラシレスモータ、13は直流ブラシレスモータ6のU相固定子巻き線、14は直流ブラシレスモータ6のV相固定子巻き線、15は直流ブラシレスモータ6のW相固定子巻き線、16は直流ブラシレスモータ6の回転子である。

【0014】70は直流電源1と各スイッチング素子3a～3fとの間に設けられた電流検出手段であり、オペアンプ71、負帰還抵抗72、電流検出抵抗73より構成される。74はマイクロコンピュータ、75はマイクロコンピュータ74内に設けられたA/D変換器、76はマイクロコンピュータ74内に設けられた演算手段、77はスイッチング素子3a～3fを駆動するドライブ回路である。

【0015】次に、図19に示す特開平8-126379号公報に示された従来の一般的な直流ブラシレスモータ駆動用のインバータの動作について以下に説明する。電流検出手段70により検出された電流をA/D変換器75によりデジタル信号に変換する。演算機76はA/D変換器75によりデジタル化した電流値をもとにモータ電流の相転流タイミングを計算し、インバータのスイッチング素子3a～3fをオン・オフ制御するためのスイッチング信号UP、VP、WP、UN、VN、WNを出力する。ドライブ回路77は演算機76から出力されるスイッチング信号に基づいてスイッチング素子3a、3b、3c、3d、3e、3fをそれぞれ120度毎に通電ON/OFFして駆動する。

【0016】上記従来のインバータは、直流電源1より出力される電流を電流検出手段70により検出し、その電流の時間に対する変化率の極性を検出し、検出信号に基づいて極性の反転時刻を計測し、時刻を直流ブラシレスモータ6の回転子16の磁極位置推定情報として得て、その情報をもとに直流ブラシレスモータの電流の相転流のタイミングを得ている。

【0017】

【発明が解決しようとする課題】上記のような従来技術では、直流ブラシレスモータに流入する相瞬時電流を検出するための電流検出手段、例えば直流電流トランスおよび電流検出回路などが最低2相分必要となるため、電流検出手段が複雑で大きくかつ高コストとなる。一般に、家庭用電化製品などに搭載されるインバータは小型化、低コスト化が望まれており、可能な限り簡単な構成にすることが望ましい。

【0018】また、電流検出を簡素化するために電流検出手段を一つとした場合には、電流情報が1つしか得られないで、直流ブラシレスモータを駆動するための電圧指令を求めるための必要な瞬時電流情報が得られず、直流ブラシレスモータを駆動することができない。

【0019】また、図19に示す特開平8-126379号公報に示された従来の一般的な直流ブラシレスモータ駆動用のインバータでは、インバータの非通電区間に生じる誘起電圧より直流ブラシレスモータの回転子の磁極位置を推定する矩形波通電方式で制御している。このインバータでは直流電流情報により直流ブラシレスモータの電流の転流タイミングを計算し、インバータを制御するスイッチング信号を得るものである。したがって、

この方式では、矩形波通電しか対応できず、効率および騒音の面で矩形波通電よりも有効な180度通電(正弦波通電)を行うことはできない。

【0020】本発明は、上記問題を解決するためになされたものであり、電流検出手段を簡単な構成で信頼性の高いインバータ装置を得るものである。また、小型のインバータ装置を得るものである。また、高効率のインバータ装置を得るものである。また、低騒音のインバータ装置を得るものである。また、1つの電流検出手段によってモータを180度通電で制御することができるインバータやインバータ制御方法を提供するものである。また、小型で信頼性の高い圧縮機駆動装置や冷凍空調装置を得るものである。

【0021】

【課題を解決するための手段】本発明の請求項1に記載のインバータ装置は、直流電力を供給する直流電源と、複数のスイッチング素子から構成され、直流電源に接続されたインバータ主回路と、直流電源と前記インバータ主回路との間に接続され、瞬時電流を検出する1つの電流検出手段と、1つの電流検出手段により検出される瞬時電流をもとに複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生するPWM信号発生手段と、を備え、PWM信号の1キャリア周期中に少なくとも2回の瞬時電流を検出するようにしたものである。

【0022】また、本発明の請求項2に記載のインバータ装置は、1つの瞬時電流情報をPWM信号の1キャリア周期の前半に検出し、残りの瞬時電流情報を1キャリア周期の後半に検出する1つの電流検出手段と、PWM信号の1キャリア周期中における2つの電圧ゼロベクトルのうちのどちらか一方を1キャリア周期の前半に発生させ、残りの電圧ゼロベクトルを1キャリア周期の後半に発生させる電圧ベクトル発生手段と、を備え、電圧ゼロベクトルを発生させるタイミングの所定時間前に瞬時電流を検出するタイミングを同期させるようにしたものである。

【0023】また、本発明の請求項3に記載のインバータ装置は、インバータ主回路の出力側に同期電動機あるいは誘導電動機を接続して駆動するようにしたものである。

【0024】また、本発明の請求項4に記載の圧縮機駆動装置は、請求項1乃至請求項3のうちの1項に記載のインバータ装置を搭載するようにしたものである。

【0025】また、本発明の請求項5に記載の冷凍・空調装置は、請求項1乃至請求項3のうちの1項に記載のインバータ装置を搭載するようにしたものである。

【0026】また、本発明の請求項6に記載のインバータ装置の制御方法は、複数のスイッチング素子から構成され、直流電源に接続されたインバータ装置において、1つの電流検出手段により1キャリア周期中に2つの瞬時電流を検出する瞬時電流検出ステップと、瞬時電流検

出ステップより検出された2つの瞬時電流をもとに電圧ベクトルを出力する電圧ベクトル出力ステップと、電圧ベクトル出力ステップにより出力された電圧ベクトルをもとに複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生させるPWM信号発生ステップと、を備え、PWM信号発生ステップにより発生したPWM信号に基づいて複数のスイッチング素子をオン・オフ制御するようにしたものである。

【0027】また、本発明の請求項7に記載のインバータ装置の制御方法は、瞬時電流検出ステップにより検出された1キャリア周期中の2つの瞬時電流の大きさおよび位相の情報をもとに回転直行座標系のd軸電流およびq軸電流を演算により求めるd-q軸電流演算ステップと、d-q軸電流演算ステップにより求められたd軸電流およびq軸電流をもとに交流座標系の電圧値を演算により求める交流電圧演算ステップと、交流電圧演算ステップにより求められた電圧値をもとに複数のスイッチング素子をオン・オフ制御するようにしたものである。

【0028】

【発明の実施の形態】実施の形態1. 図1は本発明の実施の形態1を表すインバータの構成図である。図において、1は直流電源部、2はインバータ、3aはインバータ2内に構成されるU相上側スイッチング素子、3bはV相上側スイッチング素子、3cはW相上側スイッチング素子、3dはU相下側スイッチング素子、3eはV相下側スイッチング素子、3fはW相下側スイッチング素子、4a～4fはスイッチング素子3a～3fとそれ並列に接続された還流ダイオード、5は複数のスイッチング素子3a～3fおよび複数の還流ダイオード4a～4fにより構成されるインバータ主回路、6は直流ブラシレスモータ、7はインバータの直流部を流れる電流を検出する電流検出手段である。

【0029】8はインバータ主回路5内のスイッチング素子3a～3fをオン・オフ制御するインバータ制御手段、9はインバータ制御手段8内に設けられ、スイッチング素子3a～3fをオン・オフ制御するためのPWM信号を発生するPWM信号発生手段、10Aはインバータ制御手段8内に設けられ、電流検出手段7により検出された瞬時電流情報をもとに、直流ブラシレスモータ6に流入する相瞬時電流を演算により求める相瞬時電流演算手段である。

【0030】10Bは相電流演算手段により演算された2相の電流をもとに3相分の電流を演算により求める3相電流演算手段、11は3相電流演算手段よりの3相分の電流をもとにモータを駆動するための出力電圧指令値を演算により求める電圧指令値演算手段、12は電圧指令値演算手段11により求められた電圧指令値をもとに出力電圧ベクトルを演算する出力電圧ベクトル演算手段、12Aは出力電圧ベクトル演算手段により求められた出力電圧ベクトルよりスイッチング素子のON時間タ

イマ値を演算により求めるタイマ値演算手段である。30はPWM信号のキャリアを発生させるキャリア生成手段、31はキャリア生成手段30より発生したキャリアの情報をもとに現在1キャリア周期のうちの前半なのか、あるいは後半なのかを判断するキャリア前・後半判断手段である。

【0031】図2は本発明のインバータの制御手段におけるPWM信号と電流検出のタイミングを表す図であり、1キャリア周期内に2相分の瞬時電流情報を検出する検出方法及び検出タイミングを示したものである。図において、横軸は時間を表し、縦軸はキャリア周期を表す三角波変調用基準信号の大きさ、各スイッチング素子の制御用PWM信号のON/OFF状態および検出される電流の大きさを表す。

【0032】T_{max}はキャリア周期を表す三角波変調用基準信号の最大値でPWM信号のタイマの設定できる最大値、T₀はキャリア周期を表す三角波変調用基準信号の最小値でPWM信号のタイマの設定できる最小値である。また、UPはU相上側スイッチング素子3aの制御用PWM信号のON/OFF状態、VPはV相上側スイッチング素子3bの制御用PWM信号のON/OFF状態、WPはW相上側スイッチング素子3cの制御用PWM信号のON/OFF状態、UNはU相下側スイッチング素子3dの制御用PWM信号のON/OFF状態、VNはV相下側スイッチング素子3eの制御用PWM信号のON/OFF状態、WNはW相下側スイッチング素子3fの制御用PWM信号のON/OFF状態を表している。

【0033】ここで、T_UはU相PWMタイマ値、T_VはV相PWMタイマ値、T_WはW相PWMタイマ値であり、三角波変調用基準信号を基準にしてタイマ値が三角波変調用基準信号より大きい場合は、上側スイッチング素子3a～3cの制御用PWM信号はON状態になり、下側スイッチング素子3d～3fの制御用PWM信号はOFF状態になる。逆にこのタイマ値が三角波変調用基準信号より小さい場合は、上側スイッチング素子3a～3cの制御用PWM信号はOFF状態になり、下側スイッチング素子3d～3fの制御用PWM信号はON状態になる。Idcは上記スイッチング素子3aから3fのスイッチング動作により電流検出手段7から検出される直流ブラシレスモータ6に流入する電流を示している。

【0034】また、V0～V7は出力電圧ベクトル演算手段12により出力される電圧ベクトルであり、図3、図4を用いて説明する。図3はインバータの出力するベクトルパターンを示す説明図である。図において、V4はU相に電圧を印加する状態、V3はW相とV相に電圧を印加する状態、V2はV相に電圧を印加する状態、V5はU相とW相に電圧を印加する状態、V1はW相に電圧を印加する状態、V6はU相とV相に電圧を印加する状態を表す。また、V0、V7はゼロベクトルであり、

V0はどの相にも電圧を印加しない状態で、V7はU相、V相、W相に電圧を印加する状態であり、V0、V7とも相間に電圧は発生しない。

【0035】ここで、V4およびV6の状態のときの各スイッチング素子3a～3fのON/OFF状態と電流の流れる方向について図4、図5にて説明する。図4はベクトルパターンがV4の時のインバータ2内のスイッチング素子3a～3fの状態と電流の流れる経路を示す説明図である。また、図5はベクトルパターンがV6の時のインバータ2内のスイッチング素子3a～3fの状態と電流の流れる経路を示す説明図である。

【0036】図4および図5において、図1と同一または相当部分は同一の番号を付して説明は省略する。6は直流ブラシレスモータ、13は直流ブラシレスモータ6のU相固定子巻き線、14は直流ブラシレスモータ6のV相固定子巻き線、15は直流ブラシレスモータ6のW相固定子巻き線、16は直流ブラシレスモータ6の回転子を示す。

【0037】図4はベクトルパターンがV4のときであり、U相の上側スイッチング素子3aとV相およびW相の下側スイッチング素子3e、3fがONとなる状態である。このときインバータ2を流れる電流は、直流電源1の正側からU相上側スイッチング素子3aを介して直流ブラシレスモータ6のU相巻き線13に至る。そしてV相巻き線14およびW相巻き線15を通過しV相およびW相下側スイッチング素子3e、3fを介して直流電源の負側に流れる。したがって、電流検出手段7において検出される電流は、U相巻き線13より流入してV相巻き線14とW相巻き線15に分かれて流出するため、U相に流入する電流、すなわち+Iuが検出されることになる。ここで、モータ6に流入する場合を正(+)、モータ6より流出する場合を負(-)とする。この+Iuの電流状態をベクトルV4として表す。

【0038】同様に、図5はベクトルパターンV6の場合を表しており、U相およびV相の上側スイッチング素子3a、3bとW相の下側スイッチング素子3fがONとなる状態である。このときインバータ2に流れる電流は、直流電源1の正側からU相およびV相上側スイッチング素子3a、3bを介して、U相巻き線13およびV相巻き線14に至る。そしてW相巻き線15を通りW相下側スイッチング素子3fを介して直流電源の負側に至る。このとき、電流検出手段7において検出される電流は、U相巻き線13およびV相巻き線14より流入してW相巻き線15より流出するため、W相より流出する電流、すなわち-Iwが検出されることになり、この状態をベクトルV6で表すようにしている。

【0039】これらの関係を図8に示した。図8はインバータの出力電圧ベクトルV0～V7に対応する各スイッチング素子3a～3fのON/OFFの状態と検出される相電流を表した図である。すなわち、上述したベク

トルパターンV4、V6以外の他のベクトルパターンにおいてもV4、V6と同様であり、各ベクトルパターン時のスイッチング素子3a～3fのON/OFFの状態は図8のとおりであり、ベクトルパターンV1の時に検出される電流はW相に流入する電流+Iwであり、ベクトルパターンV2の時に検出される電流はV相に流入する電流+Ivであり、ベクトルパターンV3の時に検出される電流はU相より流出する電流-Iuであり、ベクトルパターンV5の時に検出される電流はV相より流出する電流-Ivとなる。

【0040】図2に示すように、1キャリア周期内に発生するPWM信号UP、VP、WP、UN、VN、WNのゼロベクトルV0、V7、つまり、UP、VP、WPが同時にONまたはUP、VP、WPが同時にOFFとなる区間が1キャリア周期内に2回発生する。本実施の形態では、この2つのゼロベクトルV0、V7のうちどちらか一方を1キャリア周期の前半に発生させ、他方を後半に発生させるようにしている。図では、V0を前半に、V7を後半に発生させた場合を示してある。

【0041】図16に示したように従来は、電流検出を行うことのできるタイミングである三角波変調用基準信号の最大値および最小値のポイントの前後が無通電区間すなわちゼロベクトルになっており、電流を検出することができない。そこで、本実施の形態では、ゼロベクトルの発生タイミングをずらして、電流検出を行うことのできるタイミングである三角波変調用基準信号の最大値および最小値のポイントの前後のうちのどちらかがゼロベクトルでないようにして、ゼロ電流を検出せずゼロベクトル以外のベクトルでの電流検出ができるようにしている。すなわち、電流検出後にゼロベクトルを発生させるか、または電流検出前にゼロベクトルを発生させるようにして、電流検出時はゼロベクトルでないようしている。

【0042】ここでゼロベクトルの発生タイミングをずらす手段の1例について説明する。図16に示すように従来の一般的なインバータにおけるPWM信号と電流検出のタイミングにおいて、たとえば、キャリアの後半に発生するゼロベクトルV0の発生するタイミングをTv02時間だけ遅らせて電流検出タイミングである三角波変調用基準信号が最大値となるタイミングよりゼロベクトルV0が発生するように場について説明する。

【0043】この場合、Tv02時間分をキャリア前半では各相のタイム値Tu、Tv、Twから減じ、キャリア後半ではタイム値Tu、Tv、Twに加える。これにより、キャリア前半の各相スイッチング素子3a～3fのON/OFFタイミングがTv02時間分だけ遅くなり、また、キャリア後半の各相スイッチング素子3a～3fのON/OFFタイミングがTv02分遅くなる。したがって、ゼロベクトルの発生タイミングをTv02時間分だけずらすことが可能となる。このようにすれ

ば、ゼロベクトルV0とV7をそれぞれキャリア1周期の前半と後半に振り分けることが可能となる。このゼロベクトルの発生タイミングをT v 0 2時間だけ遅らせた(ずらした)状態のタイミングチャートが図2である。【0044】次に、2つのゼロベクトル発生タイミングの所定時間前に電流検出手段7の電流サンプリング時刻を同期させることで、1キャリア周期内に発生するゼロベクトルV0、V7以外のベクトルの時に発生する2つの直流瞬時電流Idcを検出することが可能となる。図2ではキャリア周期の前半ではインバータの出力するベクトルパターンがびV6のときに、また、キャリア周期の後半ではインバータの出力するベクトルパターンがびV4のときにそれぞれ直流瞬時電流情報を検出することができる。

【0045】ここで、所定時間とは、ゼロベクトルが発生する前に発生する電圧ベクトルのうちの発生時間の短い方の電圧ベクトルが発生する発生時間よりも短い時間を表している。この所定時間は、図2においてはキャリア前半のゼロベクトルV0の発生前の電圧ベクトルV4およびキャリア後半のゼロベクトルV7の発生前の電圧ベクトルV6のうちの発生時間の短い方の電圧ベクトルであるV4の発生している時間よりも短い時間を表す。ここで、所定時間をV4の発生している時間よりも短い時間に設定したのは、所定時間がV4の発生している時間よりも長ければ、たとえば図2の場合には1キャリア周期の前半と後半で同一の電圧ベクトル(V6)のときあるいはゼロベクトル(V0、V7)のときに瞬時電流を検出することになり、ゼロベクトルでない異なる電圧ベクトルのときの瞬時電流を検出できなくなり、3相分の電流を推定できなくなるためである。また、瞬時電流サンプリング間隔はキャリアの半周期と同じ時間間隔に設定されている。

【0046】ここで、得られた2つの直流瞬時電流と、直流瞬時電流をサンプリングしたタイミングにインバータが出力していたベクトルパターンとから、直流ブラシレスモータ6に流入する相瞬時電流がどの相のものかを図8より求めることができる。

【0047】また、モータ6に流入する相電流と電流検出手段7で検出される直流電流との関係を図示すると図6のようになる。図6は相電流と直流電流の関係を示した概念図である。図において、横軸は時間を、縦軸は各相を流れる相電流波形および電流検出手段7により検出される直流電流波形を表している。直流電流波形は、相電流波形の負側(ー側)の部分が反転した形で全ての相が+側で連なった曲線として表される。

【0048】ベクトルパターンがV0、V7のゼロベクトル時は、U、V、W相の上側スイッチング素子3a、3b、3cが全てオン、あるいはU、V、W相の下側スイッチング素子3d、3e、3fが全てオフとなるため直流電源部1に電流が流れない。したがって、電流検出

手段7では相電流を検出できないため、ゼロベクトルV0、V7を発生する直前に同期させて直流瞬時電流のサンプリングを行うようにしている。ただし、電流サンプリングのタイミングが自由に設定でき、ゼロベクトルでないベクトル時にサンプリングすることが可能なマイコンなどの手段を使用すれば、ゼロベクトル発生直前にサンプリングを行う必要はなく、ゼロベクトルでない2つのベクトルのときであればサンプリングをいつ行っても良い。

【0049】通常は以上説明したように、図1における電流検出手段7で検出される電流は、直流電源1の+側からー側に流れる方向を正として検出される。しかしながら、直流ブラシレスモータ6の回生動作時には、電流検出手段7で検出される電流は、上記とは反対方向、すなわち、直流電源1の一側から+側に流れこととなるが、この回生動作時においても同様の相電流検出が可能なことは言うまでもない。

【0050】上記の本発明によるインバータの制御動作の流れを図7を用いて説明する。図7は本発明のインバータの制御の流れを表すフローチャート図である。図において、ST1はキャリアの前後半を判断するキャリア前後半判断処理ステップ、ST2はST1にてキャリア前半と判断した場合における直流電流検出ステップ、ST3はST2にて検出した直流電流情報および後述するPWM信号発生ステップST8よりの電圧ベクトル情報によりキャリア前半における相電流を演算して求める相電流演算処理ステップである。

【0051】ST10はST1にてキャリア後半と判断した場合における直流電流検出ステップ、ST11はST10にて検出した直流電流情報および後述するPWM信号発生ステップST8よりの電圧ベクトル情報によりキャリア後半における相電流を演算して求める相電流演算処理ステップ、ST4はST3およびST11にて求められた2相分の相電流より3相分の電流を演算して求める3相電流演算ステップである。

【0052】ST5は電圧指令値演算処理ステップ、ST6は出力電圧ベクトル演算処理ステップ、ST7はPWMタイマ値演算処理ステップ、ST8はPWM発生処理ステップ、ST9はキャリアの半周期が終了したかどうかを判断するキャリア半周期判断ステップである。

【0053】まず、電流検出手段7により検出された電流値をA/D変換手段(図示せず)によりデジタル値に変換した直後、キャリア前後半判断処理ステップST1により、キャリア周期の前半か後半かを判断する。キャリア前後半判断処理ステップST1の結果が前半であった場合、キャリア前半処理における直流電流検出処理ステップST2においてA/D変換手段によりデジタル値に変換された電流値Idc1を検出する。

【0054】相電流演算ステップST3では、ST2で得られた直流電流値Idc1により得ることのできる相

電流をPWM信号発生ステップST8において出力済の電圧ベクトルV_a (V0~V7のうちのどれかに相当)に基づいて図8に示したインバータ出力ベクトルと相電流の関係より、電圧ベクトルがV_a時の検出可能な相電流情報より所定の1相の電流を求める。ここで、図8はインバータ出力ベクトルと得られる相電流の関係を表した図であり、インバータの出力する電圧ベクトルがV_a (V0~V7のうちのどれか1つ)のときの検出した直流電流I_{dc}から得ることのできる電流情報がどの相のものに相当するかを知ることができる。

【0055】また、キャリア前後半判断処理ステップST1の結果が後半であった場合、キャリア後半処理における直流電流検出処理ステップST10においてA/D変換手段によりデジタル値に変換された電流値I_{dc}2を検出する。

【0056】そして、相電流演算ステップST11では、ST10で得られた直流電流値I_{dc}2により得ることのできる相電流をPWM信号発生ステップST8において出力済の電圧ベクトルV_b (V0~V7のうちのV_aとは異なるどれか1つに相当)に基づいて図8に示したインバータ出力ベクトルと相電流の関係より、電圧ベクトルがV_b時の検出可能な相電流情報より所定の1相の電流を求める。そして、ST3およびST11で得られた2相分の電流を用いて、ST4にて直流ブラシレスモータ6の3相分の相電流I_u、I_v、I_wを演算により求める。

【0057】電圧指令値演算処理ステップST5では、求められた直流ブラシレスモータ6の3相分電流I_u、I_v、I_wより、D-Cブラシレスモータ駆動のための出力電圧指令値V_{u*}、V_{v*}、V_{w*}を演算により求める。出力電圧ベクトル演算処理ステップST6では、ST5で求められた出力電圧指令値V_{u*}、V_{v*}、V_{w*}より出力電圧ベクトルV_{x*}を演算により求める。タイマ値演算ステップST7では、ST6で求められた出力電圧ベクトルV_{x*}より各相の上側スイッチング素子のオン時間タイマ値T_u、T_v、T_wを演算により求める。PWM発生手段ST8では、三角波変調比較用基準信号とST7で求められた各相のオン時間タイマ値T_u、T_v、T_wとを比較し、各スイッチング素子3a~3fのオン・オフ制御のためのPWM信号UP、V_P、WP、UN、VN、WNをもとめる。

【0058】ここで、各相オン時間タイマ値演算処理ステップST7では、図9に示すように出力電圧指令より求められたV_{x*}を図3に示すV0~V7ベクトルのうちV_{x*}に近い2つのベクトルV_a、V_bおよびゼロベクトルV₀、V₇に分解する。図9はインバータの出力電圧ベクトルを説明するための図である。この出力電圧ベクトルの関係は図16に示した従来のインバータのタイミングチャートと同等である。図17のように、分割された各出力ベクトルV₀、V_a (図中ではV4)、V

b (図中ではV6)、V7は三角波変調基準信号の谷あるいは山の部分を中心にしてキャリアの前半部と後半部に分割される。

【0059】しかしながら、従来のように電流検出タイミングの前後ともゼロベクトルであれば、検出できる電流がゼロとなり、相電流を得ることができない。したがって、本発明では、ゼロベクトルの発生タイミングをずらして、ゼロベクトル (V0、V7) でないベクトル (V1~V6) のときに電流を検出するようにしている。そのためには、キャリア後半の後半部に発生するゼロベクトルV0をキャリア前半の前半部に発生するV0に加えてキャリア前半の前半部にV0をまとめて発生させ、キャリア前半の後半部に発生するゼロベクトルV7をキャリア後半の前半部にまとめて発生させるようにタイマ値を変更して、ゼロベクトルの発生タイミングをずらしている。

【0060】ここで、ゼロベクトルをずらすためのタイマ値の変更について図2および図17を用いて説明する。たとえば、図17において、キャリア後半の後半部に発生するゼロベクトルV0をキャリア前半の前半部にずらすためには、上側スイッチング素子3aのOFFタイミングと下側スイッチング素子3dのONタイミングをTv0.2時間だけ遅らせれば良く、そのためには図2に示したようにタイマ設定値Tuをキャリア後半のみTv0.2時間だけ大きくし、キャリア前半のみTv0.2時間だけ小さくすれば良い。すなわち、従来はキャリアの前後半でタイマ設定値は同じであるが、本発明ではタイマ設定値をキャリアの前半と後半で異なるように設定している。

【0061】同様に、タイマ設定値Tv、Twもキャリアの前半と後半でタイマ設定値をキャリア後半のみTv0.2時間だけ大きくし、キャリア前半のみTv0.2時間だけ小さくするようにして、キャリアの前半と後半で設定値が異なるように設定すれば良い。そうすることによって、図2に示すようにゼロベクトルV0、V7の発生タイミングがTv0.2時間だけ遅れ、結果的にキャリア前半の前半部にV0は発生し、キャリア後半の前半部にV7が発生するようになるので、電流を検出した直後にゼロベクトルを発生させるようになることが可能となり、1キャリア周期中にゼロベクトルでない2つの電流情報を得ることができる。ここで、電流検出手段により1キャリア周期中に検出する瞬時電流は別に2つでなくとも良く、2つ(2回)以上であれば良く、2つの瞬時電流のみしか必要でない場合はその中から選別して使用すれば良い。

【0062】以上より、1つの電流検出手段で、1キャリア周期中に直流ブラシレスモータに流入する相瞬時電流を少なくとも2回(2つ)検出することによって、構造が簡単でしかも検出装置の数を減らすことができるため信頼性の高いインバータ装置が得られる。さらに、2つ

の相瞬時電流のうちゼロベクトルでない異なる2つの相瞬時電流を検出し、2相分の相瞬時電流を演算し、その2相分の瞬時電流より演算（2相の瞬時電流の和の符号を反転させる）することにより、2相以外の他相の瞬時電流を求めることが可能となる。したがって、1つの電流検出手段による簡単構成で3相分の瞬時電流を求めることができるので、構成が簡単で電流検出手段を2つ以上備えたインバータ装置と同等以上の信頼性を有する低コストなインバータ装置が得られる。

【0063】実施の形態2. 図10は実施の形態2におけるインバータ制御手段における制御ブロック図を示す。図において、20は検出した瞬時電流情報をU-V-Wの3相交流座標系から、d-q軸の2相回転直行座標系に変換する3相-2相座標変換手段、21は2相瞬時電流から2相電圧指令値を演算する電圧指令演算手段、22は2相電圧指令値を2相座標系から3相座標系に変換する2相-3相座標変換手段、9は図1で説明したのと同様に電圧指令をPWM信号に変換するPWM信号発生手段である。

【0064】図10に示す制御ブロックの動作を以下に説明する。図1における電流検出手段7により、図2に示したタイミングで検出された2つの瞬時電流値I_{d c 1}およびI_{d c 2}と、この2つの瞬時電流値を検出したときの電気角の位相θ₁およびθ₂とを用いて、3相-2相座標変換手段20にて直流ブラシレスモータ6に流入する相瞬時電流情報をU-V-Wの3相座標系から、d-q軸の2相回転直行座標系の電流値I_dおよびI_qに変換する。

【0065】そして、d-q軸2相座標系に変換された瞬時電流値I_dおよびI_qを用いて、電圧指令演算手段21により、直流ブラシレスモータ6を駆動するためにインバータ主回路5が出力する電圧指令値V_{d *}およびV_{q *}を演算により求める。そして電圧指令値V_{d *}およびV_{q *}は2相-3相座標変換手段22により、d-q軸2相座標系からU-V-Wの3相座標系の相電圧指令値V_{u *}、V_{v *}、V_{w *}に変換される。相電圧指令値V_{u *}、V_{v *}、V_{w *}はPWM発生手段9によりスイッチング素子3a～3fをオン・オフ制御するためのPWM制御信号UP、VP、WP、UN、VN、WNに変換される。

【0066】ここで、実施の形態2におけるインバータ制御手段の制御の流れについて、図11に示すフローチャートを用いて説明する。図11は本発明のインバータの制御の流れを表すフローチャート図である。

【0067】図において、ST21はキャリアの前後半を判断するキャリア前後半判断処理ステップ、ST22はキャリア前半処理における直流電流検出・電気角位相検出および出力電圧ベクトル検出処理ステップ、ST23はキャリア前半処理における相電流変換処理ステップである。ST25はキャリアの後半処理における、直流

電流検出処理・電気角位相検出処理および出力電圧ベクトル検出処理ステップ、ST26はキャリア後半処理における相電流変換処理ステップ、ST24は3相座標系からd-q軸2相座標系へ変換するd-q座標変換処理ステップである。

【0068】ST31はd-q座標変換処理ステップST24により求められたd-q軸の電流値I_d、I_qにより電圧指令値V_{d *}、V_{q *}を演算により求める電圧指令値演算処理ステップ、ST32はd-q軸2相座標系の電圧指令値V_{d *}、V_{q *}から3相座標系の電圧指令値V_{u *}、V_{v *}、V_{w *}に変換する逆d-q軸変換処理ステップ、ST33は3相座標系の電圧指令値V_{u *}、V_{v *}、V_{w *}より出力電圧ベクトルV_{x *}を演算により求める出力電圧ベクトル演算処理ステップ、ST34はタイマ値演算処理ステップ、ST35はPWM発生ステップである。

【0069】まず、電流検出手段7により検出された電流値をA/D変換手段によりデジタル値に変換した直後、キャリア前後半判断処理ステップST21により、キャリア周期の前半か後半かを判断する。キャリア前後半判断処理ステップST21の結果が前半であった場合、直流電流検出処理・電気角位相検出処理および出力電圧ベクトル検出処理ST22においてA/D変換手段によりデジタル値に変換された電流値I_{d c 1}と、電流検出時の電気角位相θ₁と、電流をA/D変換した際に出力されていた出力電圧ベクトルV_a（V₁～V₆のうちの1つ）を保持する。相電流変換手段ステップST23では、ST22で得られた直流電流値I_{d c 1}および出力電圧ベクトルV_aに基づいて図8に示したインバータ出力ベクトルと直流電流の関係より、出力電圧ベクトルがV_a時の検出可能な相電流情報より所定の1相の電流I_{x 1}を求める。

【0070】キャリア前後半判断処理ステップST21の結果が後半であった場合、直流電流検出処理・電気角位相検出処理および出力電圧ベクトル検出処理ステップST25においてA/D変換手段によりデジタル値に変換された電流値I_{d c 2}と、電流検出時の電気角位相θ₂と、電流をA/D変換した際に出力されていた出力電圧ベクトルV_b（V₁～V₆のうちのV_aで保持されたものを除く1つ）を保持する。相電流変換ステップST26では、ST25で得られた直流電流値I_{d c 2}および出力電圧ベクトルV_bに基づいて図8に示したインバータ出力ベクトルと直流電流の関係より、出力電圧ベクトルがV_b時の検出可能な相電流情報より所定の1相の電流I_{x 2}を求める。

【0071】そして、d-q座標変換処理ステップST24では、ST23とST26により得られた2相相当の電流値I_{x 1}、I_{x 2}と電流検出時の電気角位相θ₁、θ₂を用いて、直流ブラシレスモータ6の相電流値を3相U-V-W座標系からd-q軸で示される2相回転

直行座標系に変換して、 $d-q$ 座標系での電流値 I_d 、 I_q を演算により求める。

【0072】次に電圧指令値演算処理ステップST31では $d-q$ 座標系の電流値 I_d 、 I_q より直流ブラシレスモータ6を駆動するための $d-q$ 座標系の電圧指令値 V_d* 、 V_q* を演算により求める。そして逆 $d-q$ 変換処理ステップST32で、 $d-q$ 座標系の電圧指令値 V_d* 、 V_q* を3相座標系に変換し3相座標系の電圧指令値 V_u* 、 V_v* 、 V_w* を演算により求める。

【0073】ここで、逆 $d-q$ 座標変換処理ステップST32では、電圧指令値の出力が、実際の出力電圧に反映されるまでの時間を考慮し、図12に示すようにフィードフォワード出力とし、実際に出力電圧に反映される位相 θ_3 を用いて2相-3相座標変換を行う。図8はインバータ制御ブロックにおける座標変換用電気角位相 θ とキャリアとの関係を示すタイミングチャート図である。図において、横軸は電流検出時と出力時の電気角のタイミングを、縦軸は基準信号の大きさを表している。

【0074】三角波変調用基準信号の谷部で1相分の電流を検出（そのときの電気角が θ_1 ）し、また、三角波変調用基準信号の山部で1相分の電流を検出（そのときの電気角が θ_2 ）したとすると、電圧指令値が実際の出力電圧に反映されるまでには演算時間などが必要であり、これらの時間を考慮して出力電圧に反映可能な電気角（ θ_3 ）を決定している。

【0075】出力電圧ベクトル演算処理ステップST33は、ST32で得られた電圧指令値 V_u* 、 V_v* 、 V_w* より出力電圧ベクトル V_x* を演算により求める。タイミング演算処理ステップST34では、ST33で得られた出力電圧ベクトル V_x* より各相の上側スイッチング素子のオン時間タイミング値 T_u 、 T_v 、 T_w を演算により求める。PWM発生ステップST35では、三角波変調比較用基準信号と各相オン時間タイミング値 T_u 、 T_v 、 T_w を比較し、各スイッチング素子3a～3fのオン・オフ制御のためのPWM信号UP、VP、WP、UN、VN、WNをもとめる。

【0076】ここで、タイミング演算処理ステップST34では、図9に示すように出力電圧指令より求められた V_x* を図3に示したベクトルのうち V_x* に近い2ベクトル V_a (V_1 ～ V_6 のうちの1つ)、 V_b (V_1 ～ V_6 のうちの V_a を除く1つ) およびゼロベクトル V_0 、 V_7 に分解する。この関係は図17に示した従来のインバータのタイミングチャートと同等である。図17のように、分割された各出力ベクトル V_0 、 V_a 、 V_b 、 V_7 は三角波変調基準信号の谷あるいは山の部分を中心にキャリアの前半部と後半部に分割される。

【0077】このとき、キャリアの後半の後半部に発生するゼロベクトル V_0 をキャリア前半の前半部に発生する V_0 に加えて発生させ、さらに、キャリア前半の後半

部に発生するゼロベクトル V_7 をキャリア後半の前半部に発生させるようにすることで、ゼロベクトルの発生タイミングをずらし電流検出タイミングの前後がゼロベクトルとなってゼロ電流を検出しないで1キャリア周期中に2つ相電流を検出することが可能となる。

【0078】ここで、相電流情報をもとに位置センサレスで電圧指令値を求める電圧指令値演算ステップST31で用いられる演算手段の一実施例を図13に示す。図13は位置センサレス180度通電（正弦波通電）方式の電圧指令値演算ステップにおける構成の一例を表すブロック図である。図において、20は3相-2相座標変換手段、21は電圧指令値演算手段、22は $d-q$ 座標系から3相座標系に変換する2相-3相座標変換手段、50は速度指令値 $f*$ と推定速度 f とを比較し速度誤差 f_{err} を求める速度比較手段、51は速度比較手段50で求められた誤差 f_{err} を用いて q 軸電流指令値 I_q* を演算により求め直流ブラシレスモータの速度制御を行う速度制御手段である。

【0079】52は q 軸電流指令値 I_q* と q 軸電流値 I_q とを比較しその誤差 I_{qerr} を求める q 軸電流比較手段、53は d 軸電流指令値 I_d* と d 軸電流を比較しその誤差 I_{derr} を求める d 軸電流比較手段、54は d 軸電流誤差 I_{derr} および q 軸電流誤差 I_{qerr} より d 軸および q 軸の電圧指令値 V_d* 、 V_q* を演算により求め電流制御を行う電流制御手段、55は3相-2相座標変換手段20により求められた $d-q$ 軸電流 I_d 、 I_q より直流ブラシレスモータ6の固定子1～6の磁極位置 θ および回転速度 f を推定する速度・位置推定手段である。

【0080】以上のように構成されたインバータの制御動作を図13を用いて以下に説明する。まず、3相-2相座標変換手段20により $d-q$ 座標系の電流 I_d 、 I_q を求める。速度・位置推定手段55では、 $d-q$ 軸電流値 I_d 、 I_q より直流ブラシレスモータ6の固定子1～6の磁極位置 θ および回転速度 f を演算により推測する。

【0081】速度比較手段50では、速度・位置推定手段55より求められた回転子16の回転速度 f と予め外部より与えられている（インバータ装置を搭載する装置の制御装置などからあらかじめ与えられる）回転速度指令値 $f*$ とを比較し、その誤差 f_{err} を求める。速度制御手段51では速度誤差 f_{err} から比例積分制御により q 軸電流指令値 I_q* を求める。 q 軸電流比較手段52では q 軸電流指令値 I_q* と q 軸電流 I_q とを比較しその誤差 I_{qerr} を求める。 d 軸電流比較手段53では d 軸電流 I_d と予め外部より与えられている（インバータ装置を搭載する装置の制御装置などからあらかじめ与えられる） d 軸電流指令値 I_d* とを比較しその誤差 I_{derr} を求める。

【0082】電流制御手段54は I_{derr} 及び I_{qerr}

r_r からそれぞれ比例積分制御により $d-q$ 軸電圧指令値 Vd^* 、 Vq^* を求める。そして 2 相 - 3 相座標変換手段 22 では、 $d-q$ 軸電圧指令値 Vd^* 、 Vq^* をもとに 3 相座標系の電圧指令値 Vu^* 、 Vv^* 、 Vw^* を演算により求める。

【0083】ここで 3 相 - 2 相座標変換手段 20 では前述したように変換時に用いる電気角 θ としては θ_1 および θ_2 を用いる。同様に、2 相 - 3 相座標変換手段 22 では前述したように変換時に用いる電気角 θ としては θ_3 を用いるようにしている。

【0084】本発明による電流検出手段では、2 つの瞬時電流を検出するタイミングが異なるため、3 相 - 2 相座標変換手段 20 において、2 つの瞬時電流 I_{dc1} および I_{dc2} を検出した電気角位相 θ_1 および θ_2 を使用し、座標変換を行う。また、2 相 - 3 相座標変換手段 22 に用いる電気角位相 θ_3 は、図 12 に示すように、電圧指令値演算手段 21 により求められた電圧指令が実際のインバータ主回路 5 の出力に反映されるまでの電気角位相を考慮した位相としている。このように、実際に反映可能な電気位相角で反映されるので、2 つの瞬時電流検出時間の差および演算時間などの時間遅れによる直流ブラシレスモータの駆動へ与える悪影響を極力抑えることが可能となる。

【0085】本発明によるインバータでは、従来方式のインバータでは電流検出手段を 2 つ以上必要としていたものを直流電流部分に 1 つ設ければ良い構成としている。したがって、起動時は、直流ブラシレスモータ 6 の固定子巻き線に流入する電流が小さくなるため、電流検出手段 7 により検出される直流電流も小さい値となる。このため、電流の検出誤差が大きくなり、適正な制御が行われず、直流ブラシレスモータ 6 を適正に駆動することが困難となる場合がでてくる。

【0086】このような場合には、起動時電流検出手段 7 により検出される直流電流値を用いずに、オーブンループにて直流ブラシレスモータを起動するようとする。起動後直流ブラシレスモータが所定の動作条件になった後に直流電流値をフィードバックすることで、起動時でも適正な制御が可能となる。

【0087】また、PWM 信号の状態として 1 キャリア周期に生じるゼロベクトル $V0$ 、 $V7$ 以外の 2 つのベクトル Va 、 Vb のうちどちらか一つのベクトルの発生時間が極端に短くなってしまうか、あるいはほとんど発生しない場合が起こることがある。このような状況では、発生時間の短いベクトル時に検出される電流値は、出力ベクトルが変化した際の過渡的な電流値を検出することとなり、この情報からは正確な相電流を求めることが困難となる。この不正確な検出結果は制御に対して外乱となり、直流ブラシレスモータの駆動に悪影響を与えることとなる。

【0088】したがって、本実施の形態では、発生時間

の短いベクトル時に電流を検出した場合で、その電流値と前回の検出値との差が所定の値より大きい場合は、過渡的な電流値として取り扱い前回の検出値を用いるようにして適正な制御を行うことが可能となる。また、検出された電流値から求められる相電流値にフィルタを用いて、直流電流の検出誤差による外乱を除去するようすればさらに有効となる。特に、直流電流から求められた相電流を $d-q$ 軸座標系に変換して用いる場合、3 相座標系での基本波交流分は $d-q$ 軸座標系では直流として扱うことが可能となるため、よりフィルタを用いることが容易となる。

【0089】実施の形態 3、図 14 に実施の形態 3 におけるインバータの構成図を示す。図 14 において、図 1 と同等部分は同一の符号を付して説明を省略する。実施の形態 1 および実施の形態 2 では直流ブラシレスモータ 6 に適用した場合について説明したが、本実施の形態では誘導電動機に適用した場合について説明する。図 14 において、56 は誘導電動機であり、誘導電動機 56 を駆動するインバータの構成は、図 1 で説明した直流ブラシレスモータ 6 を駆動するインバータの構成と同等であり、直流ブラシレスモータ 6 の代わりに誘導電動機 56 を駆動するようにしたものである。この場合の制御の流れは、実施の形態 2 で説明した図 11 のフローチャートと同等であり、図 11 と同一の部分の説明は省略する。

【0090】本実施の形態においては、図 1 における電圧指令値演算処理ステップ ST31 の内容が異なる。誘導電動機 56 の速度センサレス制御を行う場合の電圧指令演算処理ステップ ST31 の構成例を図 15 に示す。図 15 は本実施の形態 3 の 1 例を示す電圧指令値演算手段の構成を表す図である。

【0091】図 15 において、20 は 3 相 - 2 相座標変換手段、21 は電圧指令値演算手段、22 は $d-q$ 座標系から 3 相座標系に変換する 2 相 - 3 相座標変換手段、57 は推定回転速度 ω_r と予め外部より与えられている（インバータ装置を搭載する装置の制御装置などからあらかじめ与えられる）回転速度指令値 ω_r^* とを比較し回転速度誤差 ω_{rerr} を求める回転速度比較手段、51 は回転速度比較手段 57 で求められた回転速度指令値 ω_r^* と推定回転速度 ω_r の誤差 ω_{rerr} を用いて q 軸電流指令値 I_{q^*} を演算により求め直流ブラシレスモータの速度制御を行う回転速度制御手段、52 は q 軸電流指令値 I_{q^*} と q 軸電流値 I_q を比較しその誤差 I_{qerr} を求める q 軸電流比較手段である。

【0092】53 は d 軸電流指令値 I_{d^*} と d 軸電流を比較しその誤差 I_{der} を求める d 軸電流比較手段、54 は d 軸電流誤差および q 軸電流誤差より d 軸および q 軸の電圧指令値 Vd^* 、 Vq^* を演算により求め電流制御を行う電流制御手段、58 は $d-q$ 軸電流 I_d 、 I_q 及び $d-q$ 軸電圧指令値 Vd^* 、 Vq^* より誘導電動機 56 の回転速度 ω_r とすべり速度 ω_s を推定する速

度推定手段、59は回転速度 ω_r とすべり速度 ω_s を加え電気角速度を求める加算器、60は電気角速度を時間積分して電気角位相を得る積分器である。

【0093】以上のように構成された場合の動作を図15にて説明する。まず、電気角位相 θ を用いて3相-2相座標変換手段20によりd-q座標系の電流 I_d 、 I_q を求める。速度推定手段58にでは、d-q軸電流値 I_d 、 I_q およびd-q軸電圧指令値 V_d^* 、 V_q^* より誘導電動機56の回転速度 ω_r とすべり速度 ω_s を推定する。

【0094】速度比較手段57では、速度推測手段58より求められた回転速度 ω_r と回転速度指令値 ω_r^* とを比較し、その誤差 ω_{rerr} を求める。速度制御手段51では速度誤差 ω_{rerr} から比例積分制御によりq軸電流指令値 I_{q*} を求める。q軸電流比較手段52ではq軸電流指令値 I_{q*} とq軸電流 I_q とを比較しその誤差 I_{qerr} を求める。d軸電流比較手段53ではd軸電流指令値 I_d^* とd軸電流 I_d とを比較しその誤差 I_{der} を求める。

【0095】電流制御手段54は I_{der} 及び I_{qerr} からそれぞれ比例積分制御によりd-q軸電圧指令値 V_d^* 、 V_q^* を求める。加算器59では回転速度 ω_r とすべり速度 ω_s を加えて1次電気角速度を求める。積分器60では1次電気角速度を積分し電気角位相 θ を求める。2相-3相座標変換手段22では、 θ を用いてd-q軸電圧指令値 V_d^* 、 V_q^* を3相座標系の電圧指令値 V_u^* 、 V_v^* 、 V_w^* を演算により求める。

【0096】誘導電動機を駆動するインバータにおいて、トルク制御を行う場合あるいは速度センサを用いて速度制御を行う場合あるいはセンサレスにて速度制御を行う場合は誘導電動機に流入する相電流を検出する必要があるため、従来は図16に示すように直流ブラシレスモータ駆動用インバータのように相電流検出のための電流検出手段が2つ(7a、7b)必要となっていた。しかし、本発明によるインバータを用いれば、直流電源1とインバータ2との間に電流検出手段7を1つ用いれば良く構造が簡単のため信頼性が高く低コストのインバータが得られる。

【0097】以上のように本発明では、モータの種類として直流ブラシレスモータあるいは誘導電動機について説明したが、モータに流入する相瞬時電流を検出して、その検出値をもとにモータに印加する電圧指令値を求ることで制御されるモータ(例えばスイッチドリラクタスモータなど)であれば、本発明のインバータを適用することが可能となり、高信頼性でありながら低コスト化が図れる。

【0098】また、本実施の形態1～3で説明したモータを使用した製品を本発明のインバータ装置で制御するようにすれば、インバータ装置自体の電流検出手段が1

つで済むため安価でかつ小形にできるので、製品自体が小型・軽量化できる。また、設置場所を選ばない設置自由度の高い製品および圧縮機駆動装置を得ることができる。さらに、電流検出手段が1つで良くなるので、小形で部品の故障に対する信頼性の高い製品や圧縮機駆動装置を得ることができる。また、冷蔵庫や空気調和装置などの圧縮機やファンなどモータを有する冷凍・空調装置に搭載すれば、小形で設置場所を選ばない信頼性の高い製品が得られる。

【0099】

【発明の効果】以上のように、本発明の請求項1のインバータ装置は、直流電力を供給する直流電源と、複数のスイッチング素子から構成され、直流電源に接続されたインバータ主回路と、直流電源と前記インバータ主回路との間に接続され、瞬時電流を検出する1つの電流検出手段と、1つの電流検出手段により検出される瞬時電流をもとに複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生するPWM信号発生手段と、を備え、PWM信号の1キャリア周期中に少なくとも2回の瞬時電流を検出するようにしたので、一つの電流検出手段で、1キャリア周期に少なくとも2つの瞬時電流情報を検出することができ、構造が簡単で信頼性の高いインバータ装置が得られる。

【0100】本発明の請求項2のインバータ装置は、1つの瞬時電流情報をPWM信号の1キャリア周期の前半に検出し、残りの瞬時電流情報を1キャリア周期の後半に検出する1つの電流検出手段と、PWM信号の1キャリア周期中における2つの電圧ゼロベクトルのうちのどちらか一方を1キャリア周期の前半に発生させ、残りの電圧ゼロベクトルを1キャリア周期の後半に発生させる電圧ベクトル発生手段と、を備え、電圧ゼロベクトルを発生させるタイミングの所定時間前に瞬時電流を検出するタイミングを同期させるようにしたので、一つの電流検出手段で、電圧ゼロベクトル以外の2つの瞬時電流情報を検出できるため、電流検出手段を2つ以上備えたインバータ装置と同等の信頼性を有し、簡単な構造でしかも低コストなインバータ装置が得られる。

【0101】本発明の請求項3のインバータ装置は、インバータ主回路の出力側に同期電動機あるいは誘導電動機を接続して駆動するようにしたので、モータ選定の自由度の高い低コストで信頼性の高いインバータ装置が得られる。

【0102】本発明の請求項4の圧縮機駆動装置は、請求項1乃至請求項3のうちの1項に記載のインバータ装置を搭載するようにしたので、小型で搭載場所の自由度の高い圧縮機駆動装置が得られる。

【0103】本発明の請求項5の冷凍・空調装置は、請求項1乃至請求項3のうちの1項に記載のインバータ装置を搭載するようにしたので、小型で設置場所の自由度の高い冷凍・空調装置が得られる。

【0104】本発明の請求項6のインバータ装置の制御方法は、複数のスイッチング素子から構成され、直流電源に接続されたインバータ装置において、1つの電流検出手段により1キャリア周期中に2つの瞬時電流を検出する瞬時電流検出手段と、瞬時電流検出手段より検出された2つの瞬時電流をもとに電圧ベクトルを出力する電圧ベクトル出力手段と、電圧ベクトル出力手段により出力された電圧ベクトルをもとに複数のスイッチング素子をオン・オフ制御するためのPWM信号を発生させるPWM信号発生手段と、を備え、PWM信号発生手段により発生したPWM信号に基づいて複数のスイッチング素子をオン・オフ制御するようとしたので、1つの電流検出手段で1キャリア周期中に検出した2つの瞬時電流情報から三相瞬時電流情報が得られ、小型で低コストで信頼性の高いインバータ装置の制御方法が得られる。

【0105】本発明の請求項7のインバータ装置の制御方法は、瞬時電流検出手段により検出された1キャリア周期中の2つの瞬時電流の大きさおよび位相の情報をもとに回転直行座標系のd軸電流およびq軸電流を演算により求めるd-q軸電流演算手段と、d-q軸電流演算手段により求められたd軸電流およびq軸電流をもとに交流座標系の電圧値を演算により求める交流電圧演算手段と、交流電圧演算手段により求められた電圧値をもとに複数のスイッチング素子をオン・オフ制御するようとしたので、一つの電流検出手段で1キャリア周期中に異なるタイミングで検出される2つの瞬時電流の位相差情報を、d-q軸2相座標系の瞬時電流を求めることができ、2つの瞬時電流の検出タイミングが異なることによるモータ駆動への悪影響を抑えることができるインバータ装置の制御方法が得られる。

【図面の簡単な説明】

【図1】 本発明の実施の形態1を表すインバータの構成図である。

【図2】 本発明の実施の形態1によるPWM信号と電流検出手段のタイミングを表す図である。

【図3】 本発明の実施の形態1によるインバータの出力するベクトルパターンを示す説明図である。

【図4】 本発明の実施の形態1におけるベクトルパターンV4時のインバータのスイッチング素子の状態と電流経路を示す説明図である。

【図5】 本発明の実施の形態1におけるベクトルパターンV6時のインバータのスイッチング素子の状態と電流経路を示す説明図である。

【図6】 本発明の実施の形態1における相電流と直流電流の関係を示した概念図である。

【図7】 本発明の実施の形態1におけるインバータ制御の流れを示すフローチャートである。

【図8】 本発明の実施の形態1におけるインバータの出力電圧ベクトルV0~V7に対応する各スイッチング

素子3a~3fのON/OFFの状態と検出される相電流の関係を表した図である。

【図9】 本発明の実施の形態1における出力ベクトルを説明するためのベクトル図である。

【図10】 本発明の実施の形態2におけるインバータ制御手段による制御ブロック図である。

【図11】 本発明の実施の形態2におけるインバータの制御の流れを表すフローチャート図である。

【図12】 本発明の実施の形態2における座標変換用電気角位相θとキャリアとの関係を示すタイミングチャート図である。

【図13】 本発明の実施の形態2における直流ブラシレスモータ駆動インバータにおける電圧指令値演算手段の構成の1例を表すブロック図である。

【図14】 本発明の実施の形態3におけるインバータの構成図である。

【図15】 本発明の実施の形態3における誘導電動機駆動インバータにおける電圧指令値演算手段の構成を表すブロック図である。

【図16】 従来の一般的なインバータの構成を表す図である。

【図17】 図16に示す従来の一般的なインバータのPWM信号および電流検出手段のタイミングを表すタイミング図である。

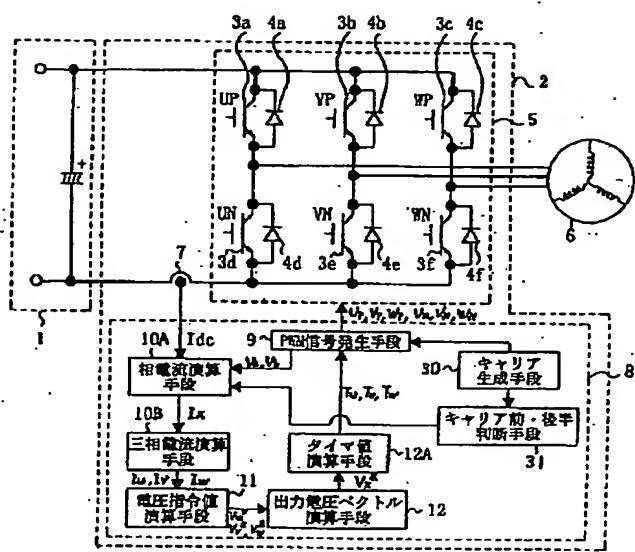
【図18】 図16に示す従来の一般的なインバータのd-q軸変換によるインバータ制御手段の一例を表す図である。

【図19】 従来の一般的な直流ブラシレスモータ駆動用インバータを表す構成図である。

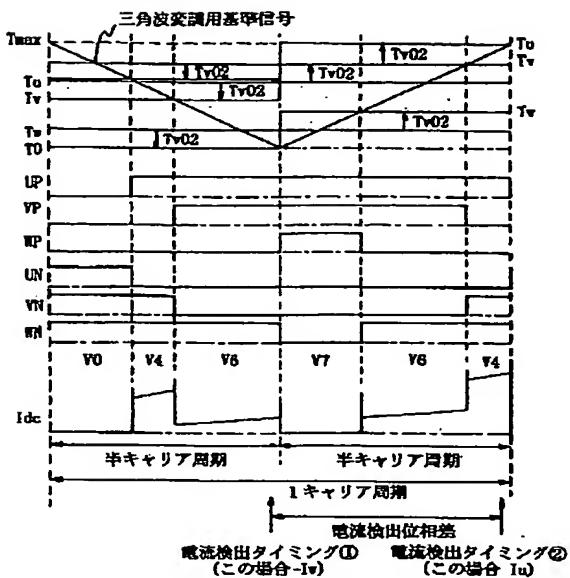
【符号の説明】

- 1 直流電源部、2 インバータ、3a U相上側スイッチング素子、3b V相上側スイッチング素子、3c W相上側スイッチング素子、3d U相下側スイッチング素子、3e V相下側スイッチング素子、3f W相下側スイッチング素子、4、4a、4b、4c、4d、4e、4f 還流ダイオード、5 インバータ主回路、6 直流ブラシレスモータ、7 電流検出手段、8 インバータ制御手段、9 PWM発生手段、10A 相瞬時電流演算手段、10B 3相電流演算手段、11 電圧指令値演算手段、12 出力電圧ベクトル演算手段、12A タイマ演算手段、13 U相固定子巻き線、14 V相固定子巻き線、15 W相固定子巻き線、16 回転子、20 3相-2相座標変換手段、21 電圧指令値演算手段、22 2相-3相座標変換手段、50 速度比較手段、51 速度制御手段、52 q軸電流比較手段、53 d軸電流比較手段、54 電流制御手段、55 速度・位置推定手段、56 誘導電動機、57 速度比較手段、58 速度推定手段、59 加算器、60 積分器。

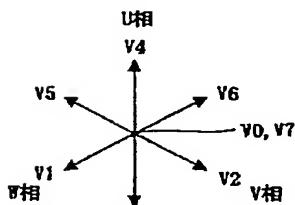
【図1】



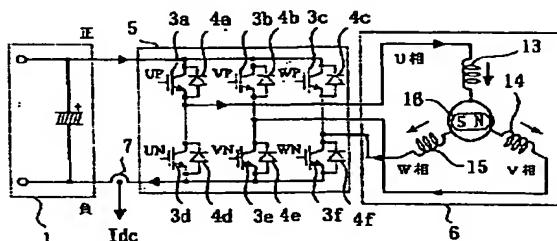
【図2】



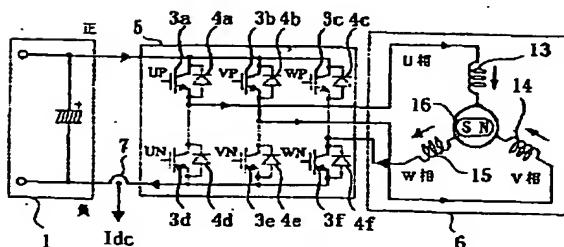
【図3】



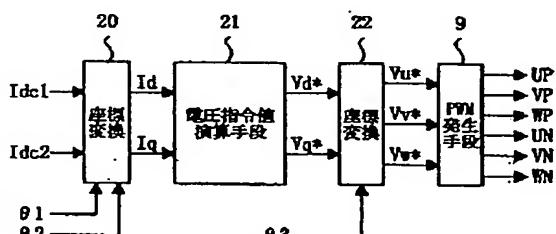
【図4】



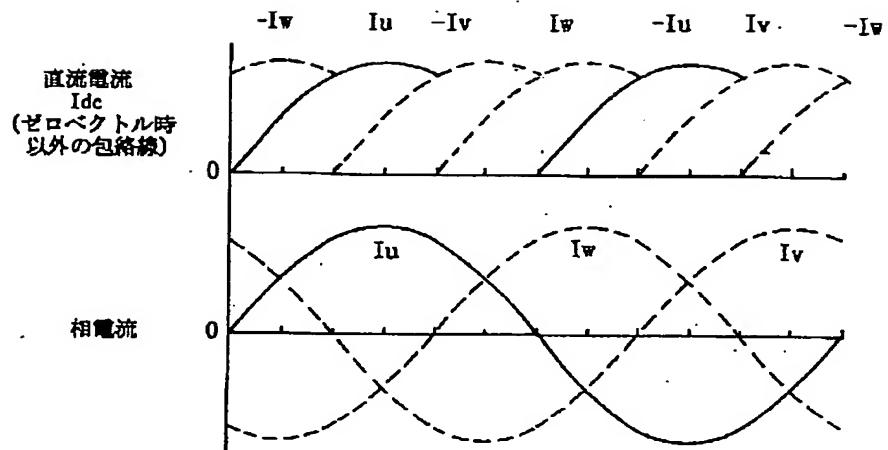
【図5】



【図10】



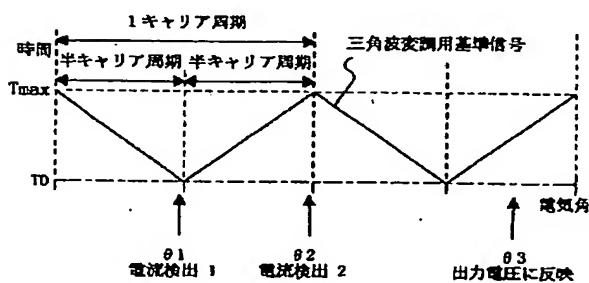
【図6】



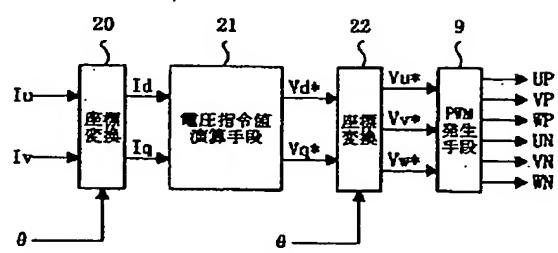
【図8】

インバータ出力電圧ベクトル	スイッチング素子状態						直流電流Idcから得られる相電流情報	
	U相		V相		W相			
	上	下	上	下	上	下		
V0	off	on	off	on	off	on	不定	
V1	off	on	off	on	on	off	Iw	
V2	off	on	on	off	off	on	Iv	
V3	off	on	on	off	on	off	-Iu	
V4	on	off	off	on	off	on	Iu	
V5	on	off	off	on	on	off	-Iv	
V6	on	off	on	off	off	on	-Iw	
V7	on	off	on	off	on	off	不定	

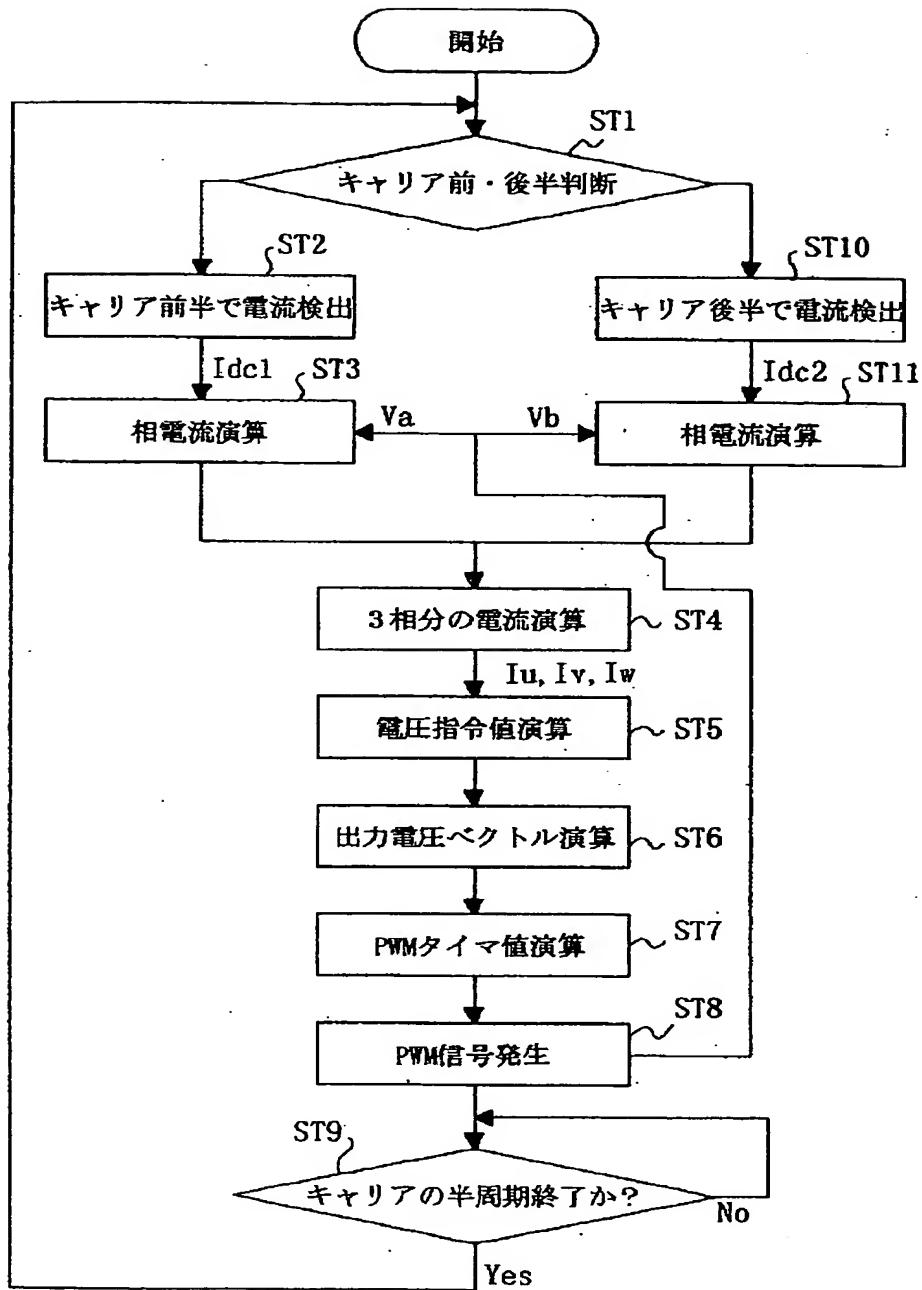
【図12】



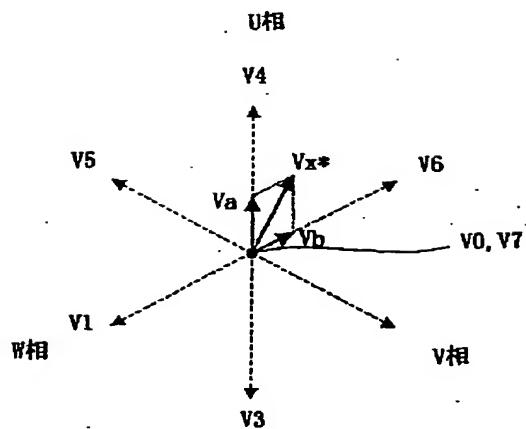
【図18】



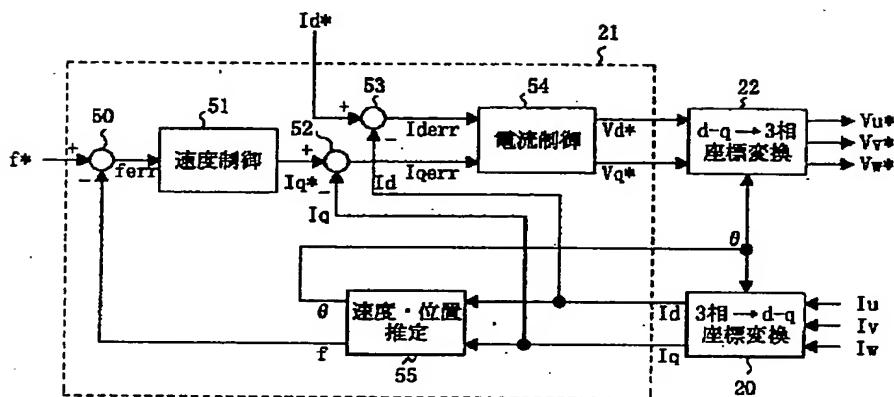
【図7】



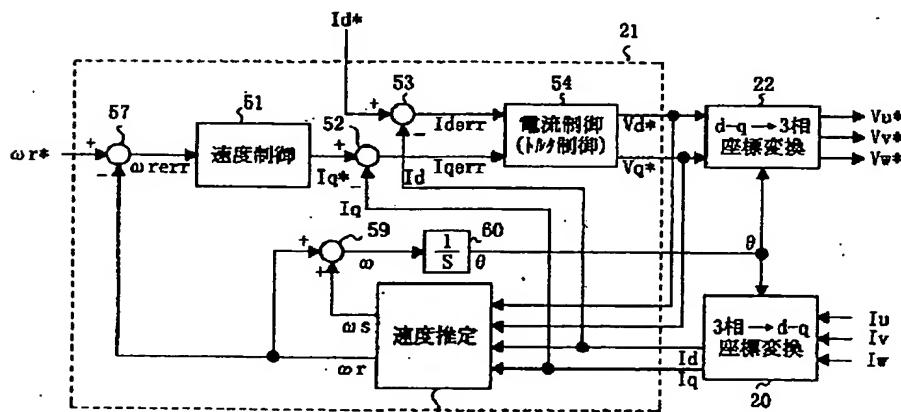
【図9】



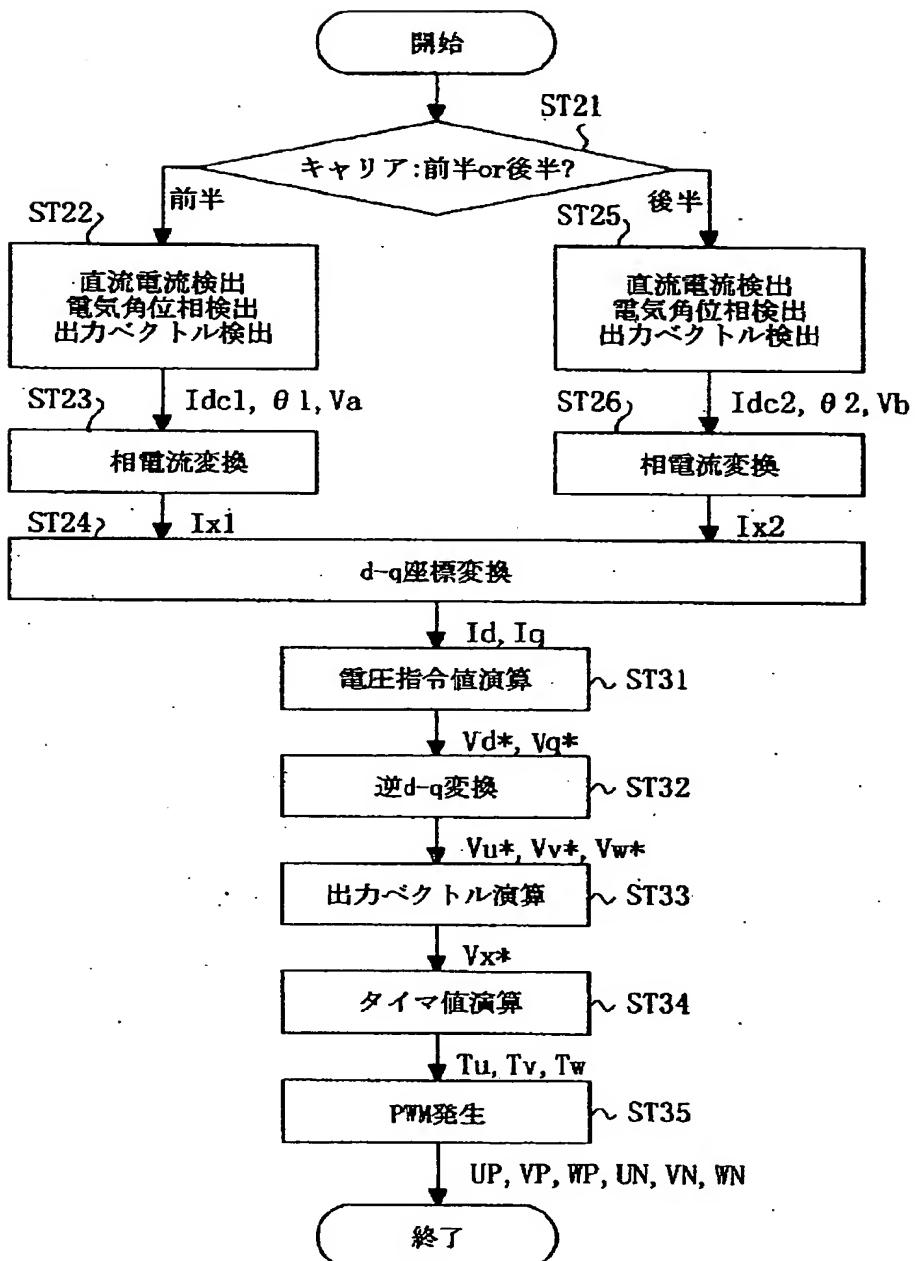
【図13】



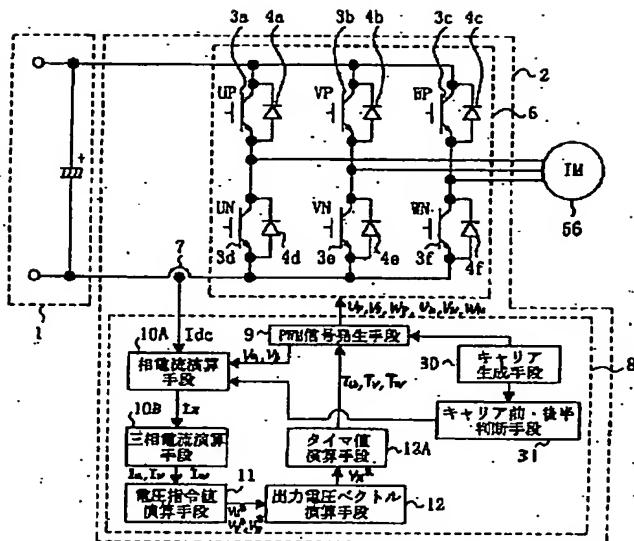
【図15】



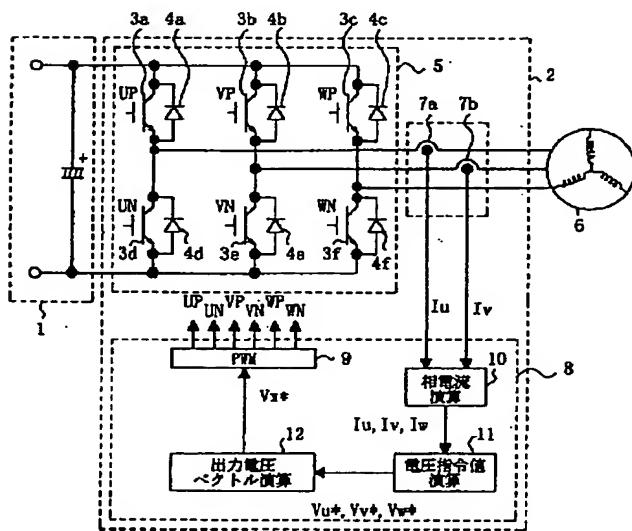
【図1.1】



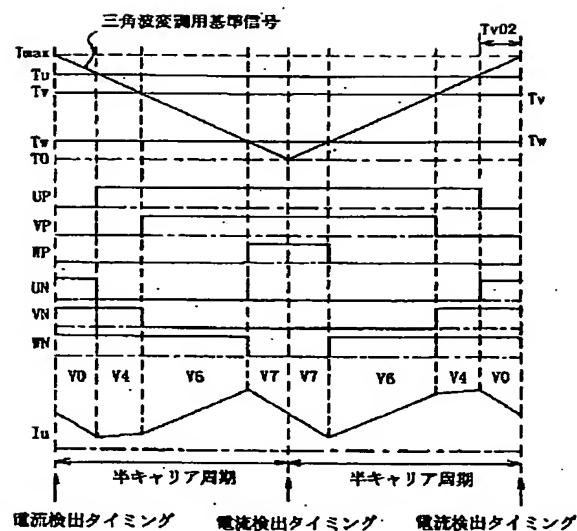
【図14】



【図16】



【図17】

 T_{max} : PWM タイマ最大値 T_u, T_v, T_w : 各相 PWM タイマ値

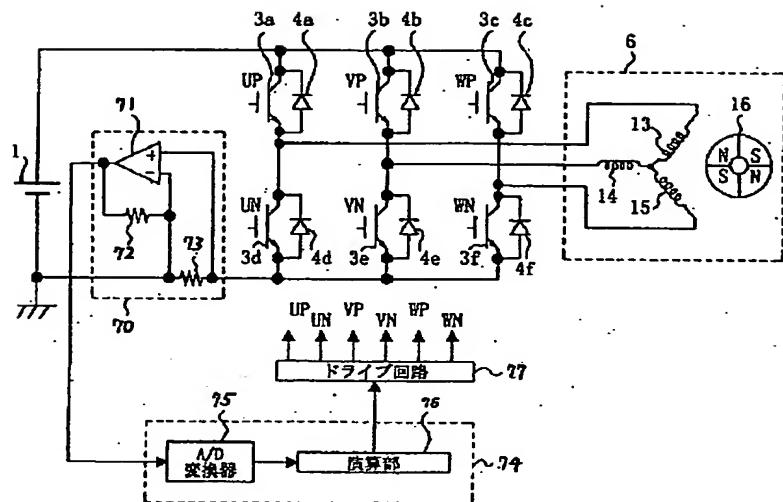
TO: PWM タイマ最小値

V0~V7: 電圧ベクトル

UP, VP, WN, UN, VN, WN: スイッチング素子制御信号

Iu: U 相電流

【図19】



フロントページの続き

(51) Int.C1. ⁷	識別記号	F I	マークコード*(参考)
H 0 2 P 21/00		H 0 2 P 5/41	3 0 2 L 5 H 5 7 5
5/41	3 0 2		3 0 3 Z 5 H 5 7 6
	3 0 3	F 2 4 F 11/02	1 0 2 W
6/16		H 0 2 P 5/408	A
6/06		6/02	3 4 1 N
// F 2 4 F 11/02	1 0 2		3 4 1 J

Fターム(参考) 3H021 AA01 BA20 CA07 DA06 EA08
EA12
3H045 AA09 AA12 AA25 AA27 BA28
CA21 DA07 EA34 EA38
3L060 AA01 CC10 EE04
5H007 AA00 AA01 AA06 BB06 CA01
CB02 CB05 CC01 DA03 DA05
DB02 DB13 DC02 DC07 EA15
5H560 AA02 BB04 BB07 BB12 DA12
DB12 DC12 EB01 EC01 EC10
HB02 RR10 SS01 TT01 TT08
TT20 UA06 XA02 XA04 XA12
XA13
5H575 AA06 BB02 BB03 BB04 DD03
DD05 DD06 GG02 GG04 HA08
HB20 JJ03 JJ04 JJ05 JJ12
JJ16 JJ18 JJ22 LL12 LL22
LL31 LL50
5H576 AA10 BB02 BB03 BB04 CC01
DD02 DD04 DD07 EE01 EE11
GG02 GG04 HA02 HB02 JJ03
JJ04 JJ05 JJ08 JJ12 JJ16
JJ18 JJ22 LL14 LL22 LL30
LL41

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.